EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

: 06237541

PUBLICATION DATE

: 23-08-94

APPLICATION DATE

08-02-93

APPLICATION NUMBER

: 05019934

APPLICANT:

NIPPONDENSO CO LTD;

INVENTOR:

TAKASE YASUHIRO;

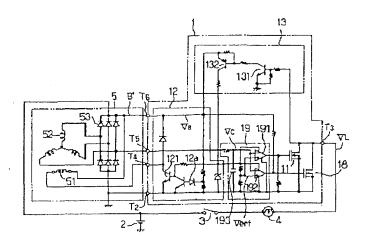
INT.CL.

H02J 7/14 H02P 9/30

TITLE

SWITCH-CLOSING DETECTION

CIRCUIT



ABSTRACT :

PURPOSE: To prevent an increase in a dark current and to miniaturize the title circuit by a method wherein, even when a leakage current flows, a switch- closing operation is detected accurately.

CONSTITUTION: An electric circuit for a power-generation apparatus for a vehicle is provided with a load (a charging lamp) 4 operated when a transistor 11 is turned on when a switch 3 is turned on and with the transistor 11 which detects that the switch 3 is turned on by an applied voltage. When the switch 3 is turned off, a transistor 18 which is connected in series with the transistor 11 is turned on. As a result, a rise in the potential of a connecting point T3 is prevented by a leakage current, and it is possible to prevent the closing of the switch from being detected erroneously. In addition, since the transistor 18 is driven by a voltage, a dark current is not increased when the switch 3 is turned off. As a result, the ON resistance of the transistor 18 can be utilized, and a resistance for leakage compensation can be eliminated. Consequently, the mounting area of the title circuit can be reduced, and the miniaturization can be realized.

COPYRIGHT: (C)1994,JPO&Japio

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平6-237541

(43)公開日 平成6年(1994)8月23日

(51) Int.Cl.5

識別記号

FI

技術表示箇所

H 0 2 J 7/14

庁内整理番号 4235-5G

H 0 2 P 9/30

E 4235-5G C 2116-5H

審査請求 未請求 請求項の数5 〇L (全 5 頁)

(21)出願番号

特顏平5-19934

(22)出順日

平成5年(1993)2月8日

(71)出願人 000004260

日本電装株式会社

愛知県刈谷市昭和町1丁目1番地

(72)発明者 浅田 忠利

愛知県刈谷市昭和町1丁目1番地 日本電

装株式会社内

(72)発明者 柴田 浩司

愛知県刈谷市昭和町1丁目1番地 日本電

装株式会社内

(72)発明者 高瀬 康弘

愛知県刈谷市昭和町1丁目1番地 日本電

装株式会社内

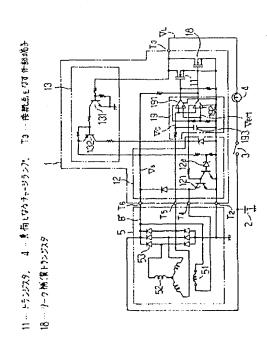
(74)代理人 弁理士 碓氷 裕彦

(54)【発明の名称】 スイッチ投入検出回路

(57)【要約】

【目的】 リーク電流が流れても正確にスイッチ投入を 検出し、暗電流を増加することなく、かつ小型化を図 る。

【構成】 車両用発電装置の電気回路には、スイッチ3 ON時、トランジスタ11がONすると作動する負荷 (チャージランプ) 4、およびスイッチ3がONしていることを、印加電圧によって検出するトランジスタ11 が備えられる。そして、スイッチ3OFF時、トランジスタ11と並列に接続されるトランジスタ18がONされているため、リーク電流によって接続点T3電位上昇が阻まれ、スイッチ3投入を誤検出することが防止できる。さらに、トランジスタ18が増加することが防止できる。こらに、トランジスタ18が増加することが防止できる。したがって、実装面積の縮小化が図られ、小型化を実現できる。



1

【特許請求の範囲】

【請求項1】 トランジスタ(11)を介して負荷電流を供給させる負荷(4)とスイッチ(3)との直列回路を有し、該負荷(4)と前記トランジスタ(11)との接続点(T3)の電圧を検出する電圧検出回路(13)を有する回路において、前記トランジスタ(11)の前記接続点(T3)側と、前記トランジスタ(11)の接地側との間に、トランジスタ(18)を接続するとともに、前記トランジスタ(18)は電圧によりトランジスタのON/OFFを抑制され、少なくとも前記スイッチ(3)のOFF時には、トランジスタ(18)がONしている事を特徴とするスイッチ投入検出回路。

【請求項2】 上記請求項1記載のスイッチ投入検出回路において、前記トランジスタ(11)にて前記負荷(4)を駆動する時に、前記接続点(T3)電圧を、前記電圧検出回路(13)の検出電圧以上でかつ前記負荷(4)に十分な負荷電流を供給できる電圧以下に、保つように作動する電圧保持回路を有する事を特徴とするスイッチ投入検出回路。

【請求項3】 上記請求項1,2記載のスイッチ投入検 20 出回路において前記トランジスタ(18)がMOSトランジスタにて構成する事を特徴とするスイッチ投入検出 回路。

【請求項4】 上記請求項3記載のスイッチ投入検出回路において、前記トランジスタ(11)がMOSトランジスタにて構成する事を特徴とするスイッチ投入検出回路。

【請求項5】 上記請求項4記載のスイッチ投入検出回路において、前記トランジスタ(11)および、前記トランジタ(18)とを兼ねるMOSトランジスタにて構 30成する事を特徴とするスイッチ投入検出回路。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、車両内のスイッチがONしており、かつトランジスタがONしている時に作動する負荷(例えば発電装置のチャージランプ)を有する回路において、前記スイッチの投入を前記トランジスタに印加される電圧によって検出するようにしたスイッチ投入検出回路に関する。

[0002]

【従来技術】従来、上記の場合のスイッチの投入はスイッチから別に分岐した配線を設け、該配線に印加される 電圧を検出することによりスイッチの投入を検知している。しかし、これでは配線が複雑となるので、前述のごとくトランジスタに印加する電圧を検出して間接的にスイッチの投入を検知し、かつスイッチにゴミ等が詰まり微少なリーク電流が流れた場合でもスイッチ投入を誤検出しないように、リーク電流による誤動作防止回路を追加したものが特別昭61-46200号公報にて開示されている。 [0003]

【発明が解決しようとする課題】特開昭61-46200号公報での開示例を図6に示す。ここでは誤動作防止回路として、抵抗(18)とスイッチ手段(18・2)の直列回路を有しており、前記抵抗(181)としては、微少なリーク電流にて誤動作しないように、充分に低いインピーダンスにて構成されている。しかし、これでは、前記抵抗(181)を実装する上で大きな面積を必要とする。これは、抵抗値を低くするとその抵抗体での消費電力が増加し、抵抗体の定格から決まる抵抗体の面積が増加する為である。この為に、回路構成を実現する際に小型化を図るのが困難となる問題がある。

2

【0004】又、スイッチ手段(182)としてバイポーラトランジスタを使用する場合、スイッチ(3)をOFFしている問も、スイッチ手段(182)を導通状態に維持するためにベース電流を供給し続ける必要があり、暗電流が増加することになる。

【0005】この為、本発明は上記問題に鑑み、リーク 電流が流れる場合でも正確にスイッチ投入を検出し、暗 電流を増加することなく、かつ回路構成を実現する際に 小型化を図ることのできる、スイッチ投入検出回路にす ることを目的とする。

[0006]

【課題を解決するための手段】本発明は、上記目的を達成するために、トランジスタ(11)を介して負荷電流を供給させる負荷(4)とスイッチ(3)との直列回路を有し、該負荷(4)と前記トランジスタ(11)との接続点(T3)の電圧を検出する電圧検出回路(13)を有する回路において、前記トランジスタ(11)の前記接続点(T3)側と、前記トランジスタ(11)の接地側との間に、トランジスタ(18)を接続するとともに、前記トランジスタ(18)は電圧によりトランジスタのON/OFFを抑制され、少なくとも前記スイッチ(3)のOFF時には、トランジスタ(18)がONしている事を特徴とするスイッチ投入検出回路という技術的手段を採用する。

[0007]

【作用】上記本発明の構成によると、スイッチ3がONしているときにトランジスタ11がONすると負荷4は40作動する。そして、スイッチ3がONしていることをトランジスタ11に印加される電圧によって検出する。

【0008】ここで、スイッチ3がOFFのとき、すなわちリーク電流による誤動作の可能性があるときには、トランジスタ11と並列に接続されたトランジスタ18がONされている。このため、リーク電流によって負荷4とトランジスタ11との接続点T3電位が上昇することがなくなる。したがって、スイッチ3の投入を誤検出することが防止される。さらに、トランジスタ18は電圧によりON/OFF制御されるため、スイッチ3OF

50 F時に暗電流が増加することはない。したがって、トラ

3

ンジスタ18のON抵抗が利用できるため、リーケ補償 用抵抗を無くすことができ、これによって実装面積の縮 小化が図られ、小型化が可能とされる。

[0009]

【実施例】以下、本発明の一実施例を発電装置のチャージランプ回路に応用した例について説明する。

【0010】 これはスイッチとなるキースイッチの投入とトランジスタのONとによって負荷となるチャージランプが点灯するものであるが、配線を少なくするため、トランジスタに印加される電圧変化にて、前記キースイッチの投入を検出しているものである。

【0011】以下、図1にて、本発明を説明する。5は 車両用充電発電機、1は車両用充電発電機と一体に設け た制御装置(以下レギュレータという)、2はバッテ リ、3はキースイッチ、4はチャージランプ、11はチャージランプを駆動するパワートランジスタ、12は発 電電圧制御回路、13はキースイッチ投入判別手段をな す電圧検知回路、19は発電検出回路、18はリーク補 償トランジスタ、51はロータコイル、52はステー タ、53は整流器、121はロータコイルの励磁電流を 制御する導電用トランジスタ、132は電源スイッチ用 トランジスタである。

【0012】131はキースイッチ投入判別用のトランジスタ、T2~T6はレギュレータ1の外部端子でT2、T4、T5、T6は反電気5と接続され、端子T3は車両側即ちチャージランプ4に接続される。

【0013】キースイッチ3が投入されていない時には、外部端子T3はオープン(零電位)状態であり、トランジスタ131および132はOFFで電圧制御回路12と発電検出回路19には電流が供給されない。従って、通電用トランジスタ121はOFFしており、励磁電流は流れない。しかし、リーク補償用トランジスタ18は整流器53の出力B+が印加された端子T6よりパイアスされONしている。しかも、リーク補償トランジスタ18は電圧駆動型のトランジスタであり、パイポーラトランジスタとは違いベース電流を流す必要がないため、キースイッチ3が投入されていない間、リーク補償トランジスタ18をONさせていても暗電流が増加することがない。

【0014】次にキースイッチ3が投入されると、外部 40 端子T3の電位はチャージランプとリーク補償トランジスタ18のON抵抗によってパッテリ電圧を分圧した電位になる。尚、このリーク補償トランジスタ18は図2に示す電流ー電圧特性を持ち、端子T3より流入するリーク電流(I1)によるリーク補償トランジスタ18での電圧ドロップ(V1),キースイッチ投入判別の検出電圧(V0),キースイッチ3投入時でかつトランジスタ11のOFF時に負荷4を介して端子T3より流入する負荷電流(I2)によるリーク補償トランジスタ18での電圧ドロップ(V2)、との間にV1<V0<V2 50

なる関係が成り立つ。又、該リーク補債トランジスタ18がMOSトランジスタの場合は少なくとも1つ以上の単位トランジスタより構成されており、その単位トランジスタの個数によりリーク補債トランジスタ18のON抵抗を設定することができるものである。尚、ここで述べるON抵抗とは、図2にしめす電流-電圧特性の傾きの逆数である。

【0015】先に述べた、チャージランプとリーク補償トランジスタ18のON抵抗の分圧により決定される電位によりトランジスタ131および132がONとなり、発電制御回路12と発電検出回路19とにトランジスタ132を介して電流が供給される。

【0016】ここで、発電機5は停止状態であるので端 子T5の電圧は0である。従って、発電検出回路19の コンパレータ191および192の基準電圧Vrefは 0より大きい値に設定してあるのでコンパヒタ191お よび192の出力はHiとなり、トランジスタ11はO Nし、リーク補償トランジスタ18はONし続ける。。す^{、・・} ると、端子T3の電位はV2よりトランジスタ11にお ける電圧ドロップ (V3) まで下がるが、トランジスタ 11における電圧ドロップ (V3) とキースイッチ投入 判別の検出電圧(V0)との間にV0<V3なる関係が 成り立つときトランジスタ131および132はONし 統け、端子T3電圧はV3となる。又、V0>V3なる 関係が成り立つときトランジスタ131および132は 〇FFし、発電検出回路19に電流の供給が断たれ、コ ンパレータ191の出力はLoとなり、コンパレータ1 92の出力は端子T6よりパイアスされHiとなる。従 って、トランジスタ11はOFFし、リーク補償トラン ジスタ18はONし続ける、すると端子T3の電位は上 界しすぐにV0以上となる。すると、再びトランジスタ 131および132はONし、発電検出回路19に電流 が流れトランジスタ11は再度ONする。このようなフ ィードバックが働き端子T3の電位はV0に保たれる。 尚、キースイッチ投入判別の検出電圧(V0)はトラン ジスタ131をONさせるのに充分な電圧である。ここ で、キースイッチ投入判別の検出は、トランジスタ13 1のペース電圧にて行なった実施例をあげているが、比 蛟器を使用して検出すれば検出レベルをさらに下げる (V0≦0.6V) 事が可能である。尚、比較器を使用 した例は特開昭60-109731にて開示されてい

【0017】一方、発電制御回路12においては、バッテリ電圧VBはレギュレータの調整電圧より低いため、ツェナーダイオード12aがブレークダウンせず、トランジスタ121はONしロータコイル51に励磁電流を流す。

【0018】そして、エンジン(図示しない)が始動すると発電機5は発電開始し端子T5の電位が上昇し、発電検出回路19においてコンパレータ191および19

5

2の基準電圧 V refより高くなるとコンパレータ19 1および192の出力はLoとなり、トランジスタ11 およびリーク補償トランジスタ18はOFFし、チャージランプは消灯する。これにより、端子T3の電位はバッテリ電圧となる。

【0019】また、発電制御回路12においては、発電電圧、即ち端子T6の電圧を一定(調整電圧)に保つように通電用トランジスタ121をスイッチング制御する。ここで、キースイッチ3が遮断されると端子T3の電位は0となるため、トランジスタ131および132はOFFとなり、電圧制御回路12および発電検出回路19への電流の供給が断たれ、発電機5は発電を停止し、端子T5の電位が下がるためコンパレータ191の出力はL0となり、コンパレータ192の出力は端子T6よりパイアスされH1となり、リーク補償トランジスタ18はONする。

【0020】上記のごとく外部端子T3に発生する電位を検出してレギュレータ電圧制御回路12と電圧検出回路19とに電流を供給する方法をとっている。次に、第2実施例について説明する。この第2実施例は図1の一部を図3のごとく変更したものであり、発電検出回路19において、キースイッチ3投入後トランジスタ131がONし、発電検出回路19への電流の供給がされると、コンパレータ192の出力がLoとなりリーク補償トランジスタ18をOFFするようにしたものである。

【0021】次に、第3実施例について説明する。この 第3実施例は図3の一部を図4のごとく変更したもので あり、発電検出回路19において、端子T3の電位を検 出し動作するコンパレータ193、およびAND回路1 94とを追加したものである。トランジスタ11におけ 30 る電圧ドロップ(V3)がキースイッチ投入判別の検出 電圧(V0)より低くなる場合にトランジスタ131お よび132をOFFしないように、端子T3の電圧をV 0以上に保持する動作を行う。その動作は、いま端子T 5の電圧がVrefより低く、コンパレータ191の出 力がHIの場合、トランジスタ11がONして端子T3 の電圧がVref。より低くなるとコンパレータ193 の出力がLoとなり、AND回路194の出力がLoと なる為トランジスタ11がOFFする。すると端子T3 の電圧がVrcf、より上界するのでコンパレータ19 3の出力がHiとなり、AND回路194の出力がHi となるためトランジスタ11は再びONとなる。このよ うなフィードバックが働き、端子T3の電位はVrcf 1 に保たれる。尚、Vre f t は、VO以上でかつ負荷 4に充分な負荷電流を供給できる電圧以下に定められて いる。このため、トランジスタ131および132は安 定してONし続けるとともに、負荷4も継続して駆動さ れ続ける。

【0022】以上ここで述べた第1実施例,第2実施例 および第3実施例は11として、MOSトランジスタを 50 例にあげたが、必ずしもMOSトランジスタに限定されるものではなくNPNトランジスタ、NPNダーリントントランジスタ、などの他のスイッチ手段においても同様の効果がある。また、18として、MOSトランジスタを例にあげたが、必ずしもMOSトランジスタに限定されるものではなく、電圧駆動型でかつ、リーク電流と負荷電流に対し図2に示すような電圧ドロップを発生する他のスイッチ手段においても同様の効果がある。

【0023】次に、第4実施例について説明する。この 第4実施例は、トランジスタ11およびトランジスタ18とを、ともにMOSトランジスタにて構成する場合に、トランジスタ11およびトランジスタ18とを兼ねるトランジスタ118にて構成し、トランジスタの点数を削減したものである。この場合トランジスタ118は、キースイッチ3投入前はONしていたリーク補償トランジスタとして動作しており、このトランジスタのON抵抗(Rox)はV0/I2<Rox<V0/I1(V0:キースイッチ投入判別の検出電圧、I1:端子T3より流入するリーク電流の最大許容値、I2:負荷電 の 統)なる関係が成り立つように定める。

[0024]

【発明の効果】本発明ではスイッチ3がONしているときにトランジスタ11がONすると負荷4が作動する。 そして、スイッチ3のONをトランジスタ11に印加される電圧によって検出し配線を少なくしている。

【0025】この場合、前記トランジスタの特性によってスイッチ3を介する微少電流(リーク電流)によって端子T3電位が上昇する傾向があるが、スイッチ3〇下下の時、すなわちリーク電流による誤動作の発生する可能性があるときに、トランジスタ11と並列にトランジスタ18を接続しかつ、該トランジスタをONにしたって端子T3電位が上昇することが無く、スイッチ3の投入を誤検出しない、かつトランジスタを採用し、スイッチ3〇下下の時の暗電流を増加することがなく、かつトランジスタ18の〇N抵抗を利用しリーク補償用抵抗を無くすことで実装面積を微小し小型化を可能となる効果がある。

【図面の簡単な説明】

0 【図1】本発明回路の第1実施例を示す車両用発電装置の電気回路図である。

【図 2】上記実施例の作動説明に供するリーク補償用トランジスタの特性図である。

【図3】本発明回路の第2実施例を示す電気回路図である。

【図4】本発明の第3実施例を示す電気回路図である。

【図 5】本発明回路の第4実施例を示す電気回路図である。

【図6】従来の回路図である。

【符号の説明】

(5) 特開平6-237541 8 4 チャージランプ 18 リーク補償用トランジスタ 11 トランジスタ 【図1】 【図3】 13∼ ∱ 11 ··· トランジスタ。 4 ··· 負荷となるチャーシランプ。 T3 ·· 梅桃点をなす外部域を 18…リーク捕貨トランジスタ 3 193 √ert [図2] [図4] ∇0: キースイッチ3投入検出電圧 <u>T5</u> 11: リーク電流 ▽1:リーク電流におる電圧ドロップ・ 端子TIより流入する電流 12:無荷電流 ∇ዖ:美荷電流にある電圧ドロップ・ RON: トランジスタ(把)のON也抗 T2 V1 V0 V2 (A) Vret 1 トランシスタ(18)の ●圧 μロップ(▽) 【図5】 【図6】 13~ Ţ3 75 [1310/] 118 本 121 3 193 (191